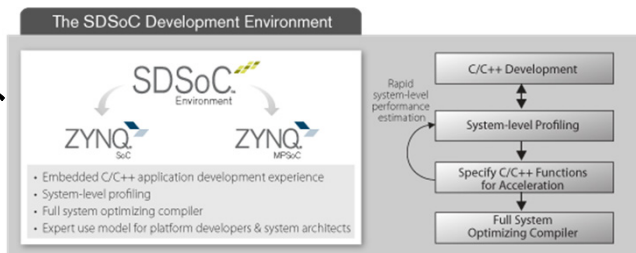


SDSoCを用いたアルゴリズムの Hardware アクセラレータデザインサービス

お客様のソフト資産を有効活用し、アルゴリズムのハードウェア アクセラレータ化・最適化を実現します。

SDSoCの特徴

- SoC向けEmbedded C/C++ アプリケーション開発環境であり、C/C++言語で作られたアルゴリズムをハードウェアアクセラレータ化し、高速化を実現します。



OIDSの利点

- SDSoCを用い、HWアクセラレータ化し、処理性能を向上させる為には、ユーザーにて、FPGA化に適した記述へ変更、およびHWアクセラレータ化は、FPGAリソースとのトレードオフとなる為、処理を細分化し、HW化するブロックの見極めが必要となります。弊社は、蓄積してきた技術力により、アクセラレータの最適化を実現致します。
- ザイリンクス社のプレミアパートナーとして、最新のテクノロジーをお客様に提供致します。
- 蓄積してきた技術力、そしてザイリンクス社のプレミアパートナーとして、お客様の製品価値の向上および開発期間の短縮を強力にサポートします。

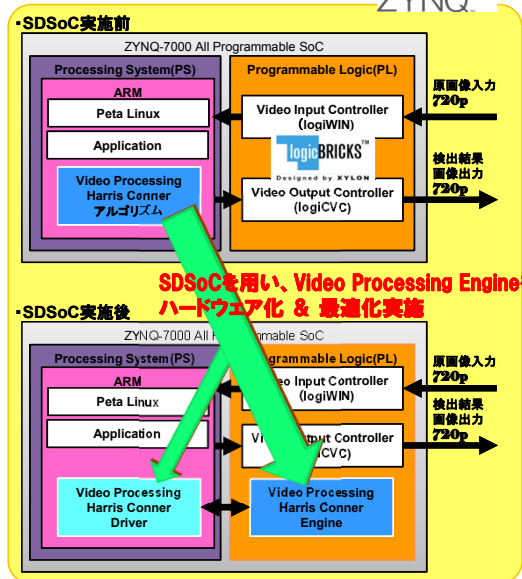
Hardwareアクセラレータ最適化フロー



高速処理が必要となるアプリケーション開発に最適!

実施例

●実施例



処理速度	Harris Conner	スピードUP 効果
ソフトウェア処理	約70ms	-
アクセラレータ化、最適化前	約8 ms	約9倍UP
アクセラレータ化、最適化後	約3ms	約23倍UP

●デモ構成

